



Programa de Unidad de Aprendizaje

1. IDENTIFICACION			
Programa Educativo en el que se imparte la Unidad de Aprendizaje (UA): <input checked="" type="checkbox"/> IMEC <input type="checkbox"/> IBIO <input type="checkbox"/> IELC <input type="checkbox"/> INME <input type="checkbox"/> INDU <input type="checkbox"/> IAI <input type="checkbox"/> IVDE <input type="checkbox"/> LTIN			
Clave de la UA: IE026		Nombre de la UA: Electrónica de potencia	
Tipo de UA: Curso - Taller	H Teoría: 40	H Práctica: 40	Créditos: 8
Conocimientos previos: Diseño electrónico analógico, Circuitos eléctricos, Circuitos de AC			
UA prerrequisito: IE020		UA simultánea: IE037	
Área de Formación de la UA: Básica Común		Eje curricular de la UA: Ciencias de la Ingeniería	
Departamento responsable de la UA: Departamento de Ciencias Exactas y Tecnología			
Academia: Electrónica		Fecha de última revisión o actualización: 28 de agosto de 2024	

2. COMPETENCIAS									
<i>Seleccionar máximo 3 Atributos de Egreso (AE) a los que contribuye esta UA y su nivel de contribución. Las actividades de aprendizaje deben diseñarse de acuerdo con el nivel elegido.</i>									
AE - CACEI	AE - IMEC	AE - IBIO	AE - IELC	AE - INME	AE - INDU	AE - IAI	AE - IVDE	AE - LTIN	Nivel:
<input type="checkbox"/> AE CACEI 1	<input type="checkbox"/> AE-IMEC-1 <input type="checkbox"/> AE-IMEC-2	<input type="checkbox"/> AE-IBIO-1	<input type="checkbox"/> AE-IELC-1	<input type="checkbox"/> AE-INME-1	<input type="checkbox"/> AE-INDU-1	<input type="checkbox"/> AE-IAI-1	<input type="checkbox"/> AE-IVDE-1	<input type="checkbox"/> AE-LTIN-1	Elija un elemento.
<input checked="" type="checkbox"/> AE CACEI 2	<input checked="" type="checkbox"/> AE-IMEC-5 <input type="checkbox"/> AE-IMEC-6 <input type="checkbox"/> AE-IMEC-13	<input type="checkbox"/> AE-IBIO-2	<input type="checkbox"/> AE-IELC-2	<input type="checkbox"/> AE-INME-3 <input type="checkbox"/> AE-INME-5	<input type="checkbox"/> AE-INDU-2	<input type="checkbox"/> AE-IAI-2	<input type="checkbox"/> AE-IVDE-2	<input type="checkbox"/> AE-LTIN-2	Medio
<input type="checkbox"/> AE CACEI 3	<input type="checkbox"/> AE-IMEC-3 <input type="checkbox"/> AE-IMEC-4 <input type="checkbox"/> AE-IMEC-13	<input type="checkbox"/> AE-IBIO-3 <input type="checkbox"/> AE-IBIO-9	<input type="checkbox"/> AE-IELC-3	<input type="checkbox"/> AE-INME-4	<input type="checkbox"/> AE-INDU-3	<input type="checkbox"/> AE-IAI-3	<input type="checkbox"/> AE-IVDE-3	<input type="checkbox"/> AE-LTIN-3	Elija un elemento.
<input type="checkbox"/> AE CACEI 4	<input type="checkbox"/> AE-IMEC-7 <input type="checkbox"/> AE-IMEC-8	<input type="checkbox"/> AE-IBIO-4 <input type="checkbox"/> AE-IBIO-5	<input type="checkbox"/> AE-IELC-4	<input type="checkbox"/> AE-INME-2	<input type="checkbox"/> AE-INDU-4	<input type="checkbox"/> AE-IAI-4	<input type="checkbox"/> AE-IVDE-4	<input type="checkbox"/> AE-LTIN-4	Elija un elemento.
<input type="checkbox"/> AE CACEI 5	<input type="checkbox"/> AE-IMEC-10	<input type="checkbox"/> AE-IBIO-6 <input type="checkbox"/> AE-IBIO-7	<input type="checkbox"/> AE-IELC-6	<input type="checkbox"/> AE-INME-9	<input type="checkbox"/> AE-INDU-5	<input type="checkbox"/> AE-IAI-5	<input type="checkbox"/> AE-IVDE-5	<input type="checkbox"/> AE-LTIN-5	Elija un elemento.
<input type="checkbox"/> AE CACEI 6	<input type="checkbox"/> AE-IMEC-11 <input type="checkbox"/> AE-IMEC-12	<input type="checkbox"/> AE-IBIO-8	<input type="checkbox"/> AE-IELC-6	<input type="checkbox"/> AE-INME-6 <input type="checkbox"/> AE-INME-7 <input type="checkbox"/> AE-INME-8	<input type="checkbox"/> AE-INDU-6	<input type="checkbox"/> AE-IAI-6	<input type="checkbox"/> AE-IVDE-6	<input type="checkbox"/> AE-LTIN-6	Elija un elemento.
<input type="checkbox"/> AE CACEI 7	<input type="checkbox"/> AE-IMEC-9	<input type="checkbox"/> AE-IBIO-10	<input type="checkbox"/> AE-IELC-5	<input type="checkbox"/> AE-INME-10	<input type="checkbox"/> AE-INDU-7	<input type="checkbox"/> AE-IAI-7	<input type="checkbox"/> AE-IVDE-7	<input type="checkbox"/> AE-LTIN-7	Elija un elemento.

Formato DEBIT-UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).

Sede Lagos de Moreno

Av. Enrique Díaz de León No. 1144, Colonia Paseos de la Montaña, C.P. 47460
Lagos de Moreno, Jalisco, México
Teléfono: +52 (474) 742 4314, 742 3678, 746 5383, 746 4563

Sede San Juan de los Lagos

Calle Tenazas S/N, Colonia El Herrero, C.P. 47000
San Juan de los Lagos, Jalisco, México
Teléfono: +52 (395) 785 4000



Programa de Unidad de Aprendizaje

		<input type="checkbox"/> AE-IBIO-11						
--	--	-------------------------------------	--	--	--	--	--	--

*Atributos de Egreso de cada PE y su equivalencia con los del CACEI (<https://www.lagos.udg.mx/debit>).

3. DESCRIPCIÓN

Breve presentación o descripción de la UA, su alcance e incluir implícitamente sus objetivos (usar taxonomía de Bloom o Marzano).

En esta Unidad de Aprendizaje, los estudiantes se sumergirán en el estudio de la electrónica de potencia, una disciplina clave que permite regular y controlar la energía mediante el uso de circuitos electrónicos avanzados. A lo largo del curso, se abordarán los componentes fundamentales, como diodos, tiristores, MOSFETs y BJT's, y se explorarán diversos convertidores de energía, incluyendo CD/CD, CA/CD, CA/CA y CD/CA. El alcance de esta unidad abarca tanto la teoría como la aplicación práctica, proporcionando a los estudiantes las habilidades necesarias para diseñar y proteger circuitos en contextos reales. Al finalizar, los estudiantes estarán preparados para implementar soluciones efectivas en el control de potencia en sistemas electrónicos.

Alcance y Objetivos de la Materia

El alumno se familiariza con los fundamentos de los componentes utilizados en el diseño de circuitos electrónicos para el control de potencia. Reconocerá la simbología, operación y características de los semiconductores empleados en la electrónica de potencia. A través de la teoría y la práctica, aprenderá a diseñar y construir circuitos fundamentales en esta disciplina.

- El alumno reconocerá las características de los componentes semiconductores utilizados en circuitos de electrónica de potencia.
- El alumno identificará las aplicaciones y diseñará circuitos de rectificadores para convertir corriente alterna a corriente directa.
- El alumno comprenderá las aplicaciones y diseñará circuitos de convertidores para convertir corriente directa a corriente directa.
- El alumno explorará las aplicaciones y diseñará circuitos de inversores para convertir corriente directa a corriente alterna.
- El alumno conocerá las aplicaciones y diseñará circuitos de controladores de corriente alterna para convertir corriente alterna a corriente alterna.
- El alumno examinará y diseñará circuitos comunes utilizados para la protección de dispositivos.

Formato DEBIT-UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).

Sede Lagos de Moreno

Av. Enrique Díaz de León No. 1144, Colonia Paseos de la Montaña, C.P. 47460
Lagos de Moreno, Jalisco, México
Teléfono: +52 (474) 742 4314, 742 3678, 746 5383, 746 4563

Sede San Juan de los Lagos

Calle Tenazas S/N, Colonia El Herrero, C.P. 47000
San Juan de los Lagos, Jalisco, México
Teléfono: +52 (395) 785 4000



Programa de Unidad de Aprendizaje

4. PRINCIPALES RESULTADOS DE APRENDIZAJE EN LA UA

¿Qué es lo que se espera que aprenda el estudiante? Y de esto se aportará evidencia al concluir cada módulo.

- El estudiante será capaz de diseñar circuitos rectificadores controlados y no controlados, demostrando su capacidad para convertir corriente alterna a corriente directa de manera efectiva.
- El estudiante será capaz de diseñar módulos de control de ancho de pulso, mostrando su habilidad para regular la potencia en diferentes aplicaciones electrónicas.
- El estudiante será capaz de diseñar circuitos que controlen tanto el voltaje como la corriente alterna, aplicando conocimientos sobre inversores y controladores de corriente alterna.
- El estudiante será capaz de diseñar circuitos de protección de dispositivos, garantizando la seguridad y estabilidad de los sistemas electrónicos frente a fallos y sobrecargas.

5. ORGANIZADOR GRÁFICO DE LA UA

Mapa Conceptual, Mapa Mental u otro de los contenidos de la UA.

Formato DEBIT-UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).

Sede Lagos de Moreno

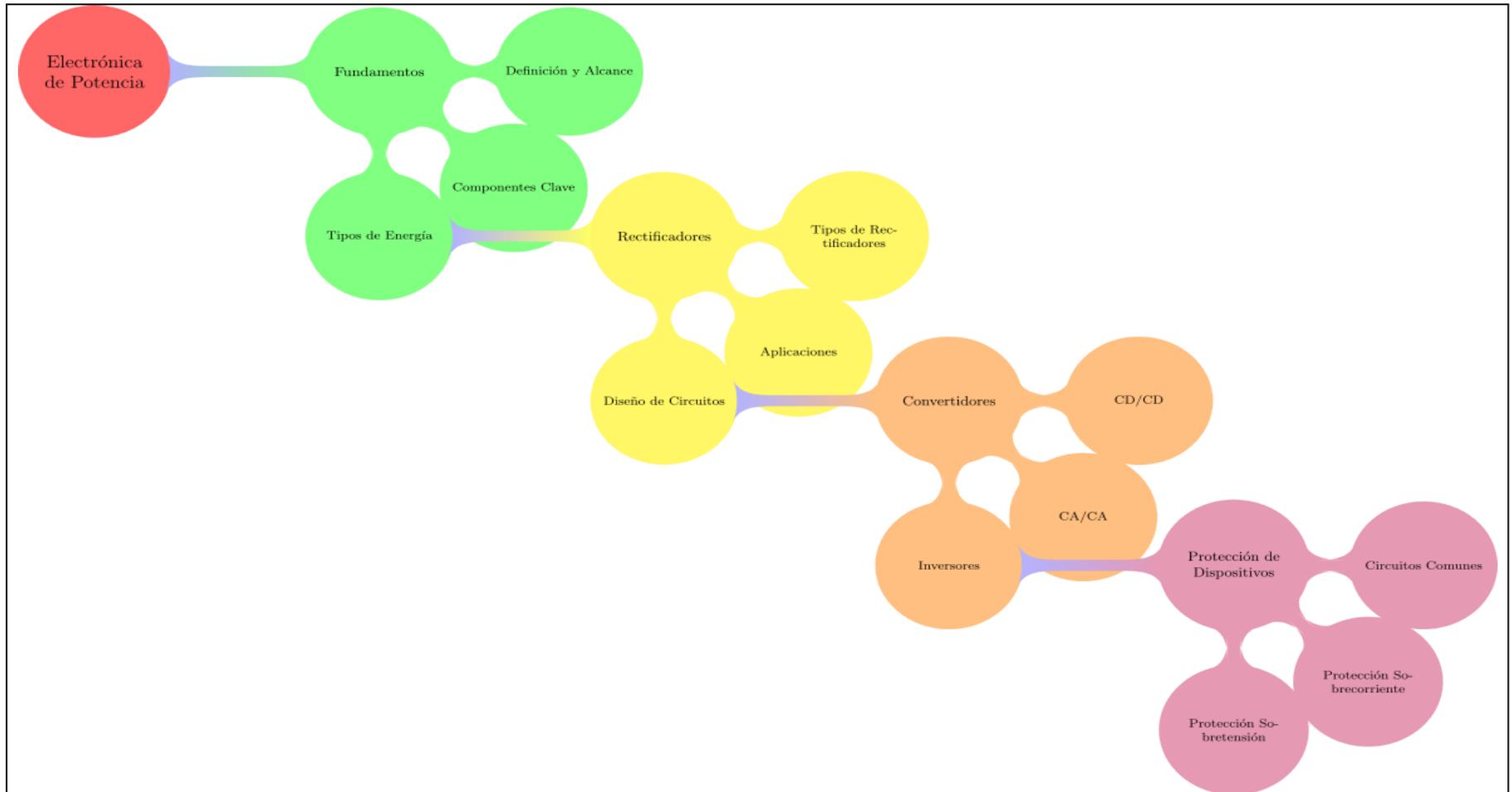
Av. Enrique Díaz de León No. 1144, Colonia Paseos de la Montaña, C.P. 47460
Lagos de Moreno, Jalisco, México
Teléfono: +52 (474) 742 4314, 742 3678, 746 5383, 746 4563

Sede San Juan de los Lagos

Calle Tenazas S/N, Colonia El Herrero, C.P. 47000
San Juan de los Lagos, Jalisco, México
Teléfono: +52 (395) 785 4000



Programa de Unidad de Aprendizaje



Formato DEBIT_UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).

Sede Lagos de Moreno

Av. Enrique Díaz de León No. 1144, Colonia Paseos de la Montaña, C.P. 47460
Lagos de Moreno, Jalisco, México
Teléfono: +52 (474) 742 4314, 742 3678, 746 5383, 746 4563

Sede San Juan de los Lagos

Calle Tenazas S/N, Colonia El Herrero, C.P. 47000
San Juan de los Lagos, Jalisco, México
Teléfono: +52 (395) 785 4000



Programa de Unidad de Aprendizaje

6. CONTENIDO TEMÁTICO DE LA UA

Desglose del contenido por módulos (4 máximo) incluyendo la **planeación**: actividades de docente y estudiantes, recursos didácticos, resultados esperados y el producto final de módulo.

Módulo 1. Fundamentos de Electrónica de Potencia	Resultados de Aprendizaje del módulo <i>¿Qué se espera que aprenda el estudiante?</i>	Tiempo dedicado al módulo: 20 horas
<ul style="list-style-type: none"> • Clasificación de los convertidores • Componentes clave • Interruptores eléctricos • Valor promedio y valor cuadrático medio 	Los alumnos comprenderán los conceptos básicos de la electrónica de potencia, incluyendo la definición, el alcance, y la importancia de esta disciplina en la industria.	Recursos didácticos que se utilizarán Pintarrón, computadora, cañón, software de simulación de circuitos y curso en línea.
Actividades de Docente durante el módulo <i>Descripción de las estrategias de enseñanza que se utilizarán.</i>	Actividades de Aprendizaje de estudiantes <i>Descripción de actividades (aula, laboratorio, etc.)</i>	Productos de aprendizaje del módulo <i>Evidencia: Tarea, práctica, proyecto, ensayo, etc.</i>
Presentar los conceptos básicos de la electrónica de potencia, definiendo términos clave y explicando la importancia de la disciplina en la industria moderna. Facilitar discusiones para aclarar dudas y reforzar la comprensión de los conceptos fundamentales. Proporcionar lecturas complementarias y videos que cubran los temas fundamentales para que los estudiantes puedan profundizar en su aprendizaje.	Leer el material teórico asignado y resumir los conceptos clave. Identificación de Componentes: Investigar y documentar las características y usos de los componentes semiconductores más comunes. Usar software de simulación para experimentar con circuitos simples que incluyan los componentes estudiados.	Tareas Prácticas en simulador Prácticas de laboratorio

Formato DEBIT-UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).



Programa de Unidad de Aprendizaje

Módulo 2. Rectificadores	Resultados de Aprendizaje del módulo <i>¿Qué se espera que aprenda el estudiante?</i>	Tiempo dedicado al módulo: 20 horas
<ul style="list-style-type: none"> • Rectificadores monofásicos de onda completa • Rectificadores controlados de onda completa • Rectificadores trifásicos • Rectificadores trifásicos controlados 	<p>Los alumnos reconocerán y diferenciarán entre rectificadores de media onda, de onda completa, controlados y no controlados. Los alumnos diseñarán circuitos rectificadores básicos, calculando los parámetros necesarios para su correcta operación.</p>	<p>Recursos didácticos que se utilizarán</p> <p>Pintarrón, computadora, cañón, software de simulación de circuitos y curso en línea.</p>
Actividades de Docente durante el módulo <i>Descripción de las estrategias de enseñanza que se utilizarán.</i>	Actividades de Aprendizaje de estudiantes <i>Descripción de actividades (aula, laboratorio, etc.)</i>	Productos de aprendizaje del módulo <i>Evidencia: Tarea, práctica, proyecto, ensayo, etc.</i>
<p>Presentar los diferentes tipos de rectificadores, incluyendo su funcionamiento y aplicaciones prácticas. Supervisar una sesión de laboratorio donde los estudiantes construyen y prueban rectificadores sencillos. Proporcionar retroalimentación sobre ejercicios de diseño y simulación realizados por los estudiantes.</p>	<p>Diseñar diferentes tipos de rectificadores (media onda, onda completa, controlados, no controlados) y calcular los valores necesarios. Simular los circuitos rectificadores utilizando software como Multisim. Redactar informes técnicos sobre el diseño, construcción, y resultados obtenidos en los experimentos de laboratorio.</p>	<p>Tareas Prácticas en simulador Prácticas de laboratorio Examen parcial</p>

Formato DEBIT-UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).

Sede Lagos de Moreno

Av. Enrique Díaz de León No. 1144, Colonia Paseos de la Montaña, C.P. 47460
Lagos de Moreno, Jalisco, México
Teléfono: +52 (474) 742 4314, 742 3678, 746 5383, 746 4563

Sede San Juan de los Lagos

Calle Tenazas S/N, Colonia El Herrero, C.P. 47000
San Juan de los Lagos, Jalisco, México
Teléfono: +52 (395) 785 4000



Programa de Unidad de Aprendizaje

Módulo 3. Convertidores (CD/CD, CA/CA, y Inversores)	Resultados de Aprendizaje del módulo <i>¿Qué se espera que aprenda el estudiante?</i>	Tiempo dedicado al módulo: 20 horas
<ul style="list-style-type: none"> ● Convertidores CD/CD ● Convertidores CA/CA ● Inversores (CD/CA) 	<p>Los alumnos diseñarán convertidores de corriente directa a corriente directa, y comprenderán sus aplicaciones. Los alumnos comprenderán el funcionamiento de convertidores de corriente alterna a corriente alterna y su uso en aplicaciones industriales. Los alumnos diseñarán inversores para convertir corriente directa a corriente alterna y explorarán su uso en sistemas como fuentes de alimentación y energías renovables.</p>	<p>Recursos didácticos que se utilizarán</p> <p>Pintarrón, computadora, cañón, software de simulación de circuitos y curso en línea.</p>
Actividades de Docente durante el módulo <i>Descripción de las estrategias de enseñanza que se utilizarán.</i>	Actividades de Aprendizaje de estudiantes <i>Descripción de actividades (aula, laboratorio, etc.)</i>	Productos de aprendizaje del módulo <i>Evidencia: Tarea, práctica, proyecto, ensayo, etc.</i>
<p>Presentar casos de estudio de aplicaciones reales de convertidores en la industria. Realizar prácticas de cómo se implementan y prueban los convertidores en circuitos reales.</p>	<p>Analizar casos de estudio proporcionados, identificando los tipos de convertidores utilizados y su función en el sistema. Trabajar en equipos para diseñar y simular un sistema completo que integre diferentes tipos de convertidores.</p>	<p>Tareas Prácticas en simulador Prácticas de laboratorio</p>

Formato DEBIT-UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).



Programa de Unidad de Aprendizaje

Módulo 4. Protección de Dispositivos	Resultados de Aprendizaje del módulo <i>¿Qué se espera que aprenda el estudiante?</i>	Tiempo dedicado al módulo: 20 horas
<ul style="list-style-type: none"> ● Enfriamiento y disipadores de calor ● Circuitos de apoyo ● Protección de voltaje mediante diodos ● Protecciones de corriente 	<p>Los alumnos identificarán y diseñarán circuitos de protección comunes. Los alumnos comprenderán los métodos para proteger los circuitos contra sobrecorrientes y diseñarán sistemas que implementen esta protección. Los alumnos diseñarán circuitos que protejan contra sobretensiones y estudiarán técnicas para evitar daños a los dispositivos electrónicos.</p>	<p>Recursos didácticos que se utilizarán</p> <p>Pintarrón, computadora, cañón, software de simulación de circuitos y curso en línea.</p>
Actividades de Docente durante el módulo <i>Descripción de las estrategias de enseñanza que se utilizarán.</i>	Actividades de Aprendizaje de estudiantes <i>Descripción de actividades (aula, laboratorio, etc.)</i>	Productos de aprendizaje del módulo <i>Evidencia: Tarea, práctica, proyecto, ensayo, etc.</i>
<p>Introducir las técnicas y circuitos comunes utilizados para proteger dispositivos electrónicos de sobrecorriente, sobretensión, y otros peligros. Mostrar cómo funcionan los circuitos de protección mediante simulaciones y demostraciones prácticas. Orientar a los estudiantes en la selección de técnicas de protección adecuadas para distintos tipos de circuitos.</p>	<p>Diseñar circuitos que incluyan protección contra sobrecorriente, sobretensión, y otros riesgos. Simular los circuitos de protección en software y analizar su efectividad. Construir y probar circuitos de protección en el laboratorio, documentando los resultados.</p>	<p>Tareas Prácticas en simulador Prácticas de laboratorio Proyecto integrador Examen parcial</p>

Formato DEBIT-UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).



Programa de Unidad de Aprendizaje

7. MODALIDADES DEL PROCESO DE ENSEÑANZA Y APRENDIZAJE

En la presente unidad de aprendizaje se sugieren diversas estrategias ya sea para activar conocimientos o comprensión, reproducción, aplicación o creación, entre las que se recomiendan, enunciar los pasos de algún algoritmo, mapas cognitivos, mapas mentales, cuadro sinóptico, diagramas, investigación, mapas conceptuales, resolución de problemas, aprendizaje basado en problemas, entre otras. Es importante que las situaciones estén relacionadas al contexto de los estudiantes y de ser necesario hacer un análisis de errores en la solución de problemas. Se recomienda que las diversas situaciones se aborden a partir de un problema generador, para representarlo en forma abstracta y a partir de él, teorizar al respecto y buscar estrategias para explicar el comportamiento de la situación y poder con ello resolver el problema. Las actividades de aprendizaje que se diseñen pueden incluir uno o más de los contenidos mencionados, e ir aumentando el grado de complejidad de estas **de acuerdo con el nivel de logro del AE propuesto**.

Se recomienda que los alumnos trabajen en pequeños grupos formados de 3 a 5 integrantes, para que, en forma colaborativa, analicen los problemas y diseñen estrategias para resolverlos. El proceso de interacción de los estudiantes les facilita la comprensión del problema y favorece su resolución, además de comprometer al estudiante de su aprendizaje y el de sus compañeros, se pretende que detecte sus necesidades, ya sea de conocimientos o el desarrollar nuevas habilidades, busque la información necesaria para posteriormente volver al problema y resolverlo. El profesor deberá actuar como facilitador o asesor, sin plantear las soluciones de los problemas propuestos a los estudiantes, guiándolos hacia ellas, ayudándolos a identificar la información relevante y necesaria para encontrar la solución, motivándolos a trabajar en forma colaborativa.

Al concluir cada una de las actividades se invita al profesor a retroalimentar a los alumnos, si lo considera pertinente, promoviendo la **autoevaluación** con el propósito de que el alumno reconozca en que puede mejorar y la **co-evaluación** entre sus pares, la cual tiene dos intenciones, la primera, los alumnos valoren el desempeño de sus pares y la segunda, le permite al docente reconocer el proceso de colaboración al interior de los pequeños grupos y comprobar también el desempeño individual, a través de la percepción de sus compañeros y con ello, poder retroalimentar asertivamente a los estudiantes. Si el profesor lo considera pertinente, los exámenes parciales escritos pueden realizarse en binas o en forma individual.

8. EVALUACIÓN DEL APRENDIZAJE

Distintos procesos de evaluación que pueden aplicarse en cada módulo.

9. PONDERACIÓN DE LA EVALUACIÓN

Ninguna ponderación debe ser mayor al 50% del total.

Proceso	Criterios de evaluación	Porcentaje	Proceso
Actividades de aprendizaje.	Entregar en tiempo. En el formato solicitado. Presentación con orden y limpieza. Las respuestas son justificadas con argumentos matemáticos. Se da respuesta a las preguntas planteadas. Los ejercicios son resueltos.	40 %	Actividades de aprendizaje
	Producto integrador.	Problemario, Práctica, Proyecto, Diseño, Ensayo, etc. Abstrae la situación planteada y la expresa en lenguaje propio de la matemática. La explicación del razonamiento es clara y detallada. La estrategia empleada para resolver el problema es efectiva. Se apoya en recursos tecnológicos. Encuentra la solución al problema y la presenta dentro del contexto del mismo.	20 %
			20 %
		20 %	Examen departamental
		100 %	

Formato DEBIT-UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).

Sede Lagos de Moreno

Av. Enrique Díaz de León No. 1144, Colonia Paseos de la Montaña, C.P. 47460
Lagos de Moreno, Jalisco, México
Teléfono: +52 (474) 742 4314, 742 3678, 746 5383, 746 4563

Sede San Juan de los Lagos

Calle Tenazas S/N, Colonia El Herrero, C.P. 47000
San Juan de los Lagos, Jalisco, México
Teléfono: +52 (395) 785 4000



Programa de Unidad de Aprendizaje

	Es presentado con los lineamientos de fondo y forma establecidos por el profesor. Se entrega con limpieza y puntualidad.	10. ACREDITACIÓN DE LA UA <i>Requisitos establecidos en la normatividad de la UdeG</i>
Exámenes escritos (parcial, departamental).	Abstrae la situación planteada y la expresa en lenguaje propio de la matemática. La explicación del razonamiento es clara y detallada. La estrategia empleada para resolver el problema es efectiva.	La acreditación de esta UA, en periodo ordinario y extraordinario, se sujeta a los lineamientos establecidos en el Reglamento General de Evaluación y Promoción de Alumnos de la Universidad de Guadalajara. Esta materia también puede ser sujeta a revalidación, equivalencia o acreditación de acuerdo con la normatividad vigente. https://secgral.udg.mx/normatividad/general
Autoevaluación.	Participé activamente en las actividades propuestas por el Profesor. Busqué información complementaria para favorecer mi aprendizaje sobre la temática abordada en clase. Colaboré con el trabajo del grupo para que todos pudiéramos llegar al logro de la tarea satisfactoriamente. Cumplí con mis actividades de forma puntual y ordenada siguiendo los lineamientos del profesor. Perseveré en la búsqueda de estrategias para llegar a la solución correcta del problema. Utilicé recursos tecnológicos que me ayudaron a resolver las situaciones planteadas. Logré los resultados de aprendizaje del módulo. Realicé mis actividades con honestidad, dedicando mi mejor esfuerzo en su realización.	
Co-evaluación.	Constantemente busca y sugiere soluciones a los problemas. Se incorpora al trabajo del grupo. Antepone las necesidades del grupo ante la suyas. Se dirige a sus compañeros con cortesía y respeto haciendo aportaciones significativas al trabajo del grupo. Usa bien el tiempo durante las tareas para asegurar que se realicen puntualmente sin que el grupo deba ajustar las fechas de trabajo por la demora de esta persona. Trae el material necesario a clase y siempre está listo para trabajar. Se mantiene enfocado en el trabajo que se necesita hacer.	

11. REFERENCIAS

Lista con al menos 3 referencias básicas y 3 complementarias utilizadas en la UA (libros de texto disponibles en biblioteca, y demás materiales de apoyo académico).

- Harper, G. E. (2016). Electrónica de potencia básica. Limusa/Noriega Editores.
- Arora, O. P. (2007). Power electronics laboratory: Theory, practice and organization. Alpha Science International.
- Hart, D. W., & Bautista, A. B. (2001). Electrónica de potencia (Vol. 32). Madrid: Prentice Hall.
- Floyd, T. L. (2012). Dispositivos electrónicos (8a ed.). Pearson.

Formato DEBIT-UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).

Sede Lagos de Moreno

Av. Enrique Díaz de León No. 1144, Colonia Paseos de la Montaña, C.P. 47460
Lagos de Moreno, Jalisco, México
Teléfono: +52 (474) 742 4314, 742 3678, 746 5383, 746 4563

Sede San Juan de los Lagos

Calle Tenazas S/N, Colonia El Herrero, C.P. 47000
San Juan de los Lagos, Jalisco, México
Teléfono: +52 (395) 785 4000



UNIVERSIDAD DE
GUADALAJARA
Red Universitaria e Institución Benemérita de Jalisco



División de Estudios de la Biodiversidad
e Innovación Tecnológica

Programa de Unidad de Aprendizaje

12. UA ELABORADA POR:

Lista de docentes que participaron en la última revisión o actualización de esta UA.

- VAZQUEZ GUTIERREZ, JUAN LUIS
- PONS ARENAS, JAIME EDUARDO
- CHIU ZARATE, ROGER
- FLORES GOMEZ, FRANCISCO JAVIER

Formato DEBIT-UA.2024 basado en artículo 21 del Reglamento General de Planes de Estudio de la UdeG, con enfoque de competencias (atributos de egreso).

Sede Lagos de Moreno

Av. Enrique Díaz de León No. 1144, Colonia Paseos de la Montaña, C.P. 47460
Lagos de Moreno, Jalisco, México
Teléfono: +52 (474) 742 4314, 742 3678, 746 5383, 746 4563

Sede San Juan de los Lagos

Calle Tenazas S/N, Colonia El Herrero, C.P. 47000
San Juan de los Lagos, Jalisco, México
Teléfono: +52 (395) 785 4000